

高压输入超高PSRR 200mA 线性稳压器

General Description

ET52HS27是一款0.5V至16V可调电压输出、高性能、低压差线性稳压器件。采用超低噪声和超高PSRR架构，非常适合用于对噪声敏感的应用电路中。

该器件可在350mV典型压差条件下提供200mA电流。工作静态电流的典型值为3.2mA，并在关断模式下远小于1 μ A。ET52HS27具备宽输出电压范围（0.5V至16V）以及在稳定输出的情况下，提供优异的输出噪声、PSRR、带宽和负载调整率。此外，该稳压器还拥有可编程电流限值，快速启动和用于指示输出电压调节的能力。

应用中，ET52HS27推荐输出端采用不小于4.7 μ F陶瓷电容以达到良好的噪声性能和实现电路稳定。内置多种保护电路，包括过流、内部折返电流限值、过热限制等。

ET52HS27支持DFN10(3mm $\times$ 3mm)、MSOP10封装，工作结温范围-40 $^{\circ}$ C~+125 $^{\circ}$ C。

Features

- 超低RMS噪声：1.6 μ V_{RMS} (V_{IN} =4V, V_{OUT} =3V, I_{OUT} =10mA, 10Hz至100kHz)
- 超高PSRR：
 - 120dB（在100Hz）
 - 118dB（在10KHz）
 - 95dB（在100KHz）
 - 78dB（在1MHz）
 - 40dB（在10MHz）
- 输出电流：200mA
- 宽输入电压范围：2.4V至20V
- 单个电容器改善噪声和PSRR
- 高带宽：1MHz
- 可编程电流限值
- 低压差性能：350mV@200mA
- 输出电压范围：0.5V至16V
- 快速启动能力
- 高精度使能/UVLO
- 具有内部折返电流限制
- 通过外部电阻配置输出电压

ET52HS27

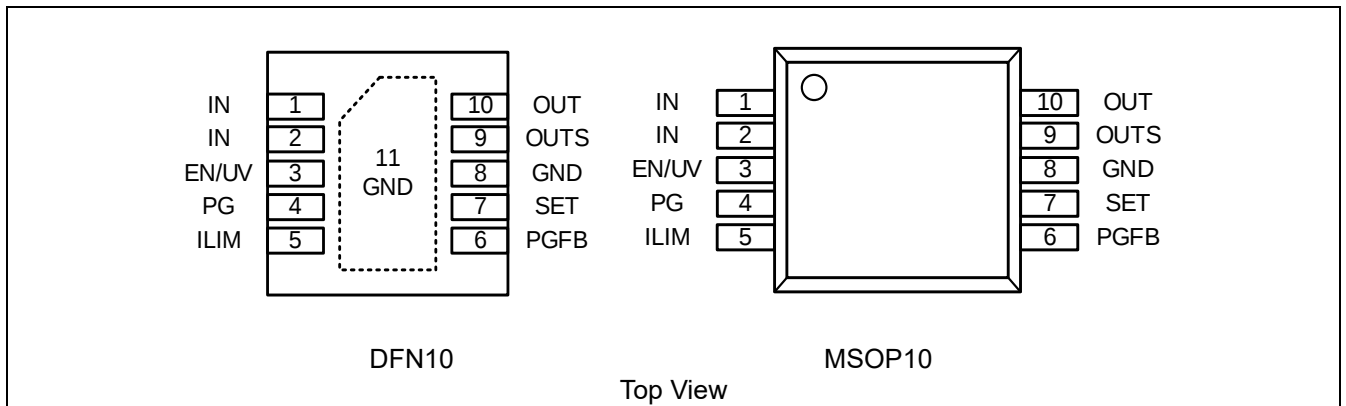
Part No. and Package

Part No.	Package	MSL
ET52HS27Y	DFN10 (3mm×3mm)	3
ET52HS27M	MSOP10	3

Applications

- RF电源：PLL、VCO、混频器、低噪声放大器（LNA）
- 超低噪声仪表
- 高速/高精度数据转换器
- 医疗应用：成像、诊断
- 高精度电源
- 用于开关电源的后置稳压器

Pin Configuration



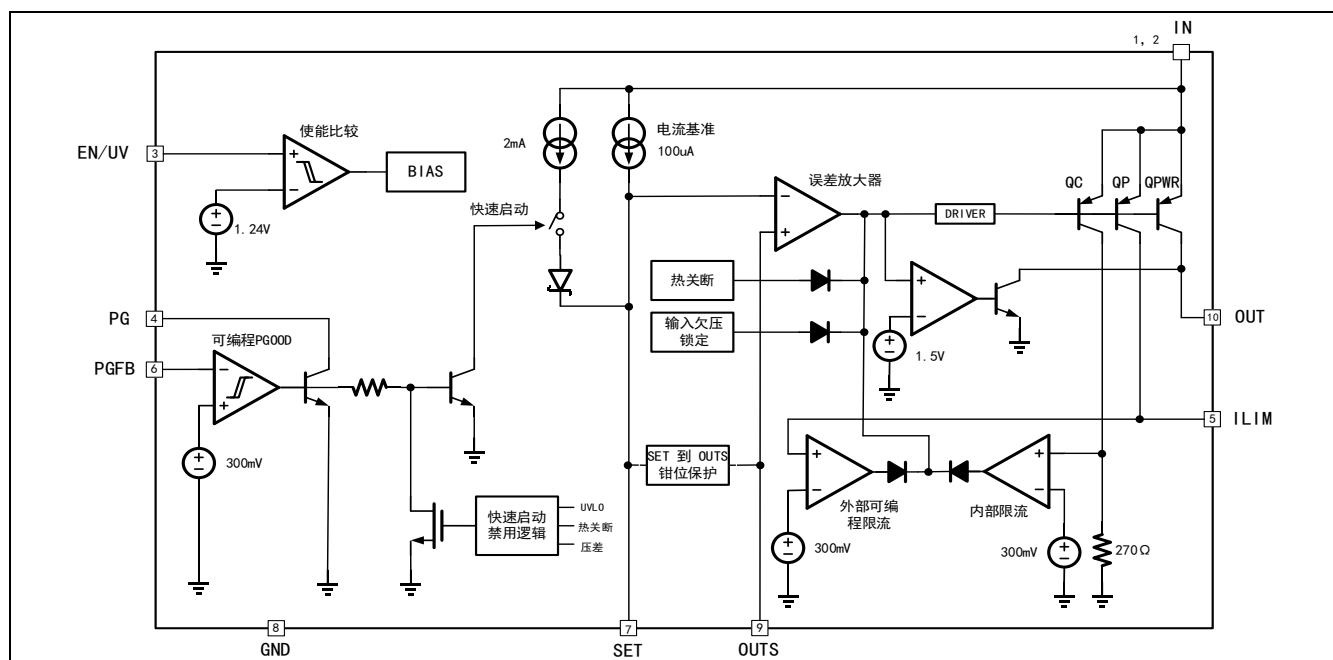
Pin Function

序号	名称	I/O	功能说明
1, 2	IN	I	电压输入： 稳压器供电，IN引脚上需要一个旁路电容器。
3	EN/UV	I	使能/UVLO： 引脚拉低至低电平可把器件置于掉电模式。掉电模式中的静态电流减小至1pA以下，而且输出电压被关断。当EN/UV接至高电平（通常大于1.24V，且有100mV的迟滞）器件被接通。若不需要软关断，可把EN/UV连接至IN。不要将EN/UV引脚浮置。
4	PG ⁽⁹⁾	O	电源良好状态指示： 指示输出电压调节的集电极开路标记。如果PGFB低于300mV，则PG被拉至低电平。假如不需要电源良好状态指示功能，则将PG引脚悬空。在PG和GND引脚之间存在一个寄生基底二极管；在正常操作期间或故障情况下，不要把PG驱动至比GND低0.3V。

ET52HS27

5	ILIM ⁽⁹⁾	I	电流限值编程引脚： 在ILIM和GND之间连接一个电阻器可设置电流限值。为了获得最佳的准确度，应采用开尔文连接方式将电阻器直接连接至GND引脚。它还充当一个具有0V至300mV范围的电流监视引脚。如果不需要可编程电流限制功能，则把ILIM连接至GND。在ILIM和GND引脚之间存在一个寄生基底二极管；在正常操作期间或故障情况下，不要把ILIM驱动至GND以下超过0.3V。
6	PGFB ⁽⁹⁾	I	电源状态反馈： 倘若PGFB在其上升沿上增加至超过300mV，并在其下降沿上具有10mV迟滞，则把PG引脚拉至高电平。在OUT、PGFB和GND引脚之间连接一个外部电阻分压器，就能采用下面的转移函数来设定可编程电源良好状态电平： $0.3V \times (1 + R_{PGFB1}/R_{PGFB2})$ 。PGFB还负责激活快速启动电路。如果不需要良好状态指示和快速启动功能，则将PGFB连接到IN。如果需要反向输入保护，则将1N4148二极管的阳极连接到IN，其阴极连接到PGFB。在PGFB和GND引脚之间存在一个寄生基底二极管；在正常操作期间或故障情况下，不要把OUT驱动至GND以下超过0.3V。
7	SET ^{(2) (7) (10)}	O	SET脚： 误差放大器的反相输入和ET52HS27的稳压设定点。在SET和GND之间增设一个电容器可改善噪声、PSRR和瞬态响应，但会增加启动时间。在SET和GND引脚之间存在一个寄生基底二极管；在正常操作期间或故障情况下，不要把OUT驱动至GND以下超过0.3V。
8	GND	地	地连接信号
9	OUTS ⁽⁶⁾	I	输出检测： 连接到内部误差放大器的同相输入。为了实现最佳的瞬态和负载调整性能，应采用开尔文连接方式将OUTS直接连接至输出电容器的负载。而且，把输出电容器和SET引脚电容器的GND接线直接连接在一起。此外，PCB设计时，输入和输出电容器（及其GND接线）的布局应尽可能靠近。在OUTS和GND引脚之间存在一个寄生基底二极管；在正常操作期间或故障情况下，不要把OUTS驱动至GND以下超过0.3V。
10	OUT ⁽⁹⁾	O	输出： 负载供电。为了实现稳定性，可采用一个ESR低于50mΩ和ESL低于1nH的4.7μF（最小值）输出电容器。大的负载瞬变需要较大的输出电容以限制峰值电压瞬变。在OUT和GND引脚之间存在一个寄生基底二极管；在正常操作期间或故障情况下，不要把OUT驱动至GND以下超过0.3V。

Block Diagram



Functional Description

输入电容：

ET52HS27输入端采用一个最小4.7 μ F电容器实现稳定，一般建议采用低ESR的陶瓷电容器作为输入端电容。在使用长导线连接到ET52HS27输入端的场景中，如果使用低值输入电容，在大负载电流时会导致线性稳压器工作状态不稳定。这是由导线电感与输入电容器形成的LC谐振电路是导致。导线的自感与其长度成正比，直径对其自感的影响则较小。所以建议在Layout时把流向ET52HS27的电流在两个平行的导线之间分配，并增大导线间隔可减小电感；把连接两个相同电感器的导线平行地分开。

如果供电端与ET52HS27距离较近，则采用一个4.7 μ F的输入电容器便可满足稳定性的要求。若距离较远时则需采用容值更大的电容器。可遵循一条粗略的选型准则，即：在4.7 μ F的最小值以外，每8mil导线长度还应采用1 μ F电容。实现应用电路稳定所需的最小输入电容也会随着输出电容和负载电流而变化。

另外，在供电端和ET52HS27输入之间布设串联电阻也有助于应用电路的稳定，必要时可串联最小至0.1 Ω 至0.5 Ω 的电阻器。该阻抗对LC谐振电路具有阻尼作用，但代价是牺牲了压差电压。一种更好的替代方案是在ET52HS27的输入端与4.7 μ F陶瓷电容器并联具较高ESR的钽电容器或电解电容器。

输出电容：

ET52HS27输出端同样需要电容器实现输出稳定。鉴于其高带宽（约1MHz）性能，建议采用低ESR和ESL陶瓷电容，一般选择一个ESR低于50m Ω 和ESL低于2nH的4.7 μ F（最小值）输出电容器。为了最大限度地降低电路板电感对ET52HS27动态性能的影响，应采用开尔文连接方式将OUTS引脚直接连接至输出电容器，并以开尔文连接方式把SET引脚电容器（ C_{SET} ）的GND端直接连接至输出电容器的GND端。此外，还应把输入电容的GND接线连接在尽可能靠近输出电容器的GND接线。采用单个4.7 μ F陶瓷输出电容器就能获得高PSRR和低噪声性能，如果增大输出电容器仅能轻微地改善性能，这是因为稳压器的带宽随着输出电容的增加而减小。尽管如此，较大的输出电容值可以改善负载瞬态响应时的电压峰-峰值偏差。

输出电压：

ET52HS27可支持0.5V至16V电压输出，其内置了一个高精度100μA电流源，从SET引脚引出并连接至误差放大器的反相输入端。如图7.1所示，在SET引脚和地之间连接一个电阻器即可为误差放大器产生一个电压基准。该基准电压值就是SET引脚电流与SET引脚电阻的乘积，式1。

例，应用需求为7V_{OUT}，R_{SET}可参考式2来确定：

$$V_{OUT} \approx I_{SET} \times R_{SET} \dots\dots\dots \text{式1}$$

$$R_{SET} = V_{OUT} \div I_{SET} \dots\dots\dots \text{式2}$$

$$= 7V \div 100\mu A$$

$$= 70K\Omega$$

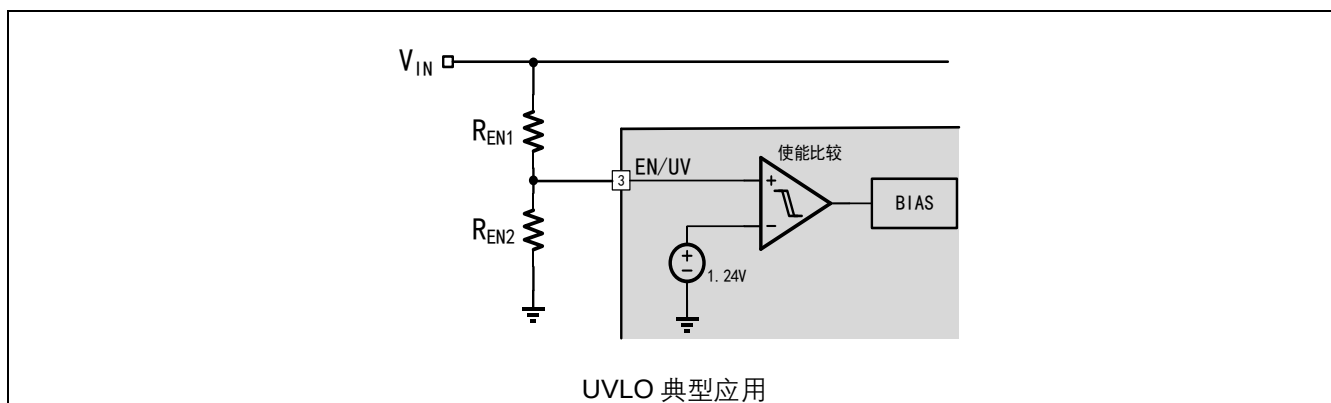
ET52HS27的轨至轨误差放大器和电流基准可提供一个宽的输出电压范围，从0V（采用一个0Ω电阻器）至VIN-压差（高达16V）。采用电流基准的好处是稳压器始终工作于单位增益，与编程输出电压无关。这使得环路增益、频率响应和带宽不受输出电压的影响。因此，噪声、PSRR和瞬态性能不会随输出电压而变化。

由于把SET引脚电压放大至一个较高的输出电压无需任何的误差放大器增益，因此输出电压调节可以更加严格地限定在几百微伏的范围内，而不是输出电压的一个固定的百分比。由于基准电流源高度准确，因此在实现高精度电压输出时，SET引脚电阻器可能成为限制因素。所以SET电阻的选型建议使用±1%高精度电阻器。

使能/欠压锁闭功能（EN/UV）：

EN/UV引脚用于控制稳压器的输出工作状态，高电平时为正常工作状态，低电平时把稳压器置于低功率关断状态。如图7.3EN/UV引脚上具有一个准确的1.24V接通门限和20mV的迟滞。该门限可与一个从输入电源引出的电阻分压器为稳压器规定一个准确的欠压闭锁（UVLO）门限。计算电阻分压器网络时，需要考虑表5.4电气特性表中给出的该门限条件下的EN/UV引脚电流（I_{EN}）：

$$V_{IN(UVLO)} = 1.24V \times (1 + \frac{R_{EN1}}{R_{EN2}}) + I_{EN} \times R_{EN1}$$



如果不需要用到此功能，则EN脚直接上拉至VIN或提供一个确定的高低电平进行控制。

输出检测：

ET52HS27提供了一个输出的开尔文检测连接OUTS引脚，该引脚连接至内部放大器的同相端。为了实现最佳的瞬态性能和负载调节，Layout时应采用开尔文连接方式，将OUTS直接连接至输出电容器和负载。在PCB布局时应尽可能的将输出电容和SET引脚的电容GND靠近，此外，输出电容和输入电容的GND也应该尽可能的靠近。

输出噪声：

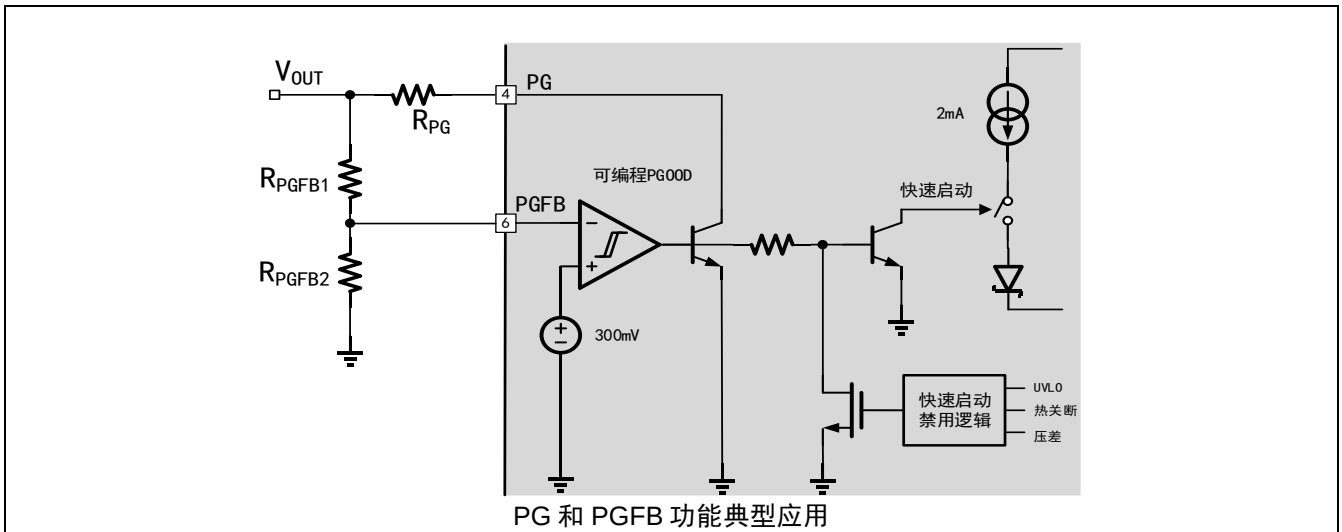
ET52HS27具有非常优异的噪声性能，典型应用 V_{IN} ， V_{OUT} 旁路电容为 $4.7\mu F$ 中，在10Hz至100kHz频带内其输出噪声仅为 $1.6\mu V_{RMS}$ ，得益于其非常巧妙的电路设计架构。传统稳压器噪声源是其电压基准、误差放大器、电阻分压器网络噪声以及由该电阻分压器产生的噪声增益。许多低噪声稳压器配置了其电压基准的引出脚，以通过基准电压的旁路来实现降噪。

与传统数线性稳压器不同，ET52HS27不使用电压基准，而是采用了 $100\mu A$ 电流基准。该电流基准以 $20pA/\sqrt{Hz}$ （10Hz-100kHz $6nA_{RMS}$ ）的典型噪声电流水平运作。产生的电压噪声等于电流噪声乘以电阻值，再与误差放大器的噪声以及 $\sqrt{4kTR}$ （其中的 k =玻耳兹曼常数 $1.38\times 10^{-23}J/K$ ， T 为绝对温度）的电阻器自有噪声进行RMS求和运算。

传统线性稳压器面临的一个问题是负责设定输出电压的电阻分压器增高了基准噪声。与此相反，ET52HS27的单位增益跟随器架构在SET引脚至输出之间未提供增益。因此，如果一个电容器对SET引脚电阻器进行了旁路，则输出噪声将与编程输出电压无关。这样，在采用一个 $4.7\mu F$ SET引脚电容器的情况下，最终产生的输出噪声仅由误差放大器的噪声设定，通常为 $2nV/\sqrt{Hz}$ （在10kHz至1MHz带宽内）和 $0.8\mu V_{RMS}$ （10Hz-100kHz）。

可编程电源良好指示：

电源良好指示，负责指示输出电压调节的集电极开路标记。与器件内部电压比较器基准电压（300mV典型值）相比，如果低于此值则PG被拉至低电平。如果不使用电源良好指示，可将其悬空处理。



如图所示，电源良好门限可由用户采用两个外部电阻器（ R_{PGFB1} 和 R_{PGFB2} ）的阻值之比来设置：

$$V_{OUT(PG_THRESHOLD)} = 0.3V \times (1 + \frac{R_{PGFB1}}{R_{PGFB2}}) + I_{PGFB} \times R_{PG1} \dots\dots\dots \text{式3}$$

如果PGFB引脚电压增至高于300mV（典型值，参考表5.3），则集电极开路PG引脚被置为无效并变至高阻抗。电源良好比较器具有7mV迟滞和 $5\mu s$ 的去毛刺时间。当确定电阻分压器网络时，须考虑电气特性表5.3中给出的PGFB引脚电流（ I_{PGFB} ）。假如 R_{PG1} 小于30k，则PGFB引脚电流（ I_{PGFB} ）可以忽略。

如不使用电源良好指示功能，则把PG引脚浮空。请注意，当输出电压低于300mV时，可编程电源良好和快速启动功能被停用。

快速启动功能：

ET52HS27内置了快速启动电路，在启动期间把SET引脚电流增加至大约2mA。如架构图所示，2mA电流源在PGFB低于300mV（典型值）时继续保持运行，除非稳压器处于电流限制状态、压差状态、热停机状态，或者输入电压低于最小VIN。实际应用中，如果根据典型应用电路图的设计方式，PGFB引脚的电压不能低于300mV，即经过 R_{PGFB1} ， R_{PGFB2} 分压给到PGFB的电平应高于300mV，否则会引起器件工作异常。

若PGFB在其上升沿增加至超过300mV，并在其下降沿上具有10mV的迟滞，则把PG引脚拉至高电平。其门限通过公式3来确定（根据典型应用电路图），在OUT、PGFB和GND引脚之间连接一个外部电阻分压器，如 R_{PGFB1} ， R_{PGFB2}

如不使用快速启动功能，则应把PGFB连接至IN或OUT（对于高于300mV的输出电压）。请注意，这也将停用电源良好指示功能。

外部可编程电流限制：

ET52HS27 ILIM引脚的电流限制门限为300mV，在ILIM引脚上增加一个对地电阻可设置不同的电流限值。编程标度因子约为100mA·kΩ。例如：一个1kΩ电阻器把电流限值设置为100mA。当IN至OUT间的电压差较大时，ET52HS27的折返电路将减小内部电流限值，内部电流限值有可能低于外部编程电流限制水平，所以为了获得良好的准确度，在实际使用时应对可编程限流电阻值选型做详细的验证。

ILIM引脚提供与输出电流成比例的电流，因此它还具有0V至300mV范围内的电流监视功能。如果不需要电流限值功能，可直接将其连接至GND。在ET52HS27的ILIM与GND引脚之间存在一个寄生二极管，所以在使用器件不要把ILIM驱动至GND以下超过0.3V。

保护功能

ET52HS27内置了多种面向电池供电型应用的保护功能。高精度电流限制和热关断可提供针对器件输出端上的过载和故障情况的保护。正常使用时，结温不允许超过125°C，为了保护ET52HS27的低噪声误差放大器，SET到OUTS保护箝位把SET和OUTS之间的最大电压限制在±15V（流过该箝位的最大DC电流为20mA）。因此，对于那些由一个电压源对SET进行有源驱动的应用，必须把该电压源的电流限制为20mA或更小。为了应对负载瞬变故障情况下流过这些箝位的瞬态电流，应将SET引脚电容器（ C_{SET} ）的最大值限制为22μF。

ET52HS27内置了反向输入保护功能电路，IN引脚凭借此功能可承受高达-20V的反向电压，并不会引起任何的输入电流，且不会在OUT引脚上产生负电压。当电池在插入时极性颠倒时，稳压器可为其自身和负载提供保护。当输入被拉至GND、拉至某个中间电压或被置于开路状态时，输出端仍然具有电压的情况下，反向电流保护电路都将阻止电流从输出流至输入。由于OUTS至SET箝位的原因，除非SET引脚被浮空，否则电流可以通过SET引脚电阻器流至GND，以及通过输出过冲恢复电路流至GND（最高可达15mA）。实际应用中，通过在OUTS和SET引脚之间布设一个肖特基二极管（将其正极置于OUTS引脚上），可显著地减小流过输出过冲恢复电路的电流。

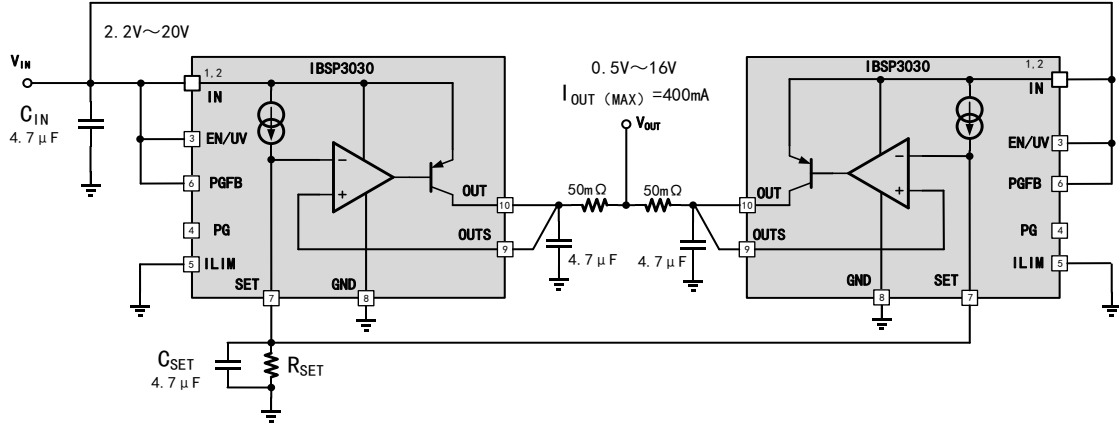
ET52HS27也内置了安全工作区保护功能电路。当输入至输出电压差大于12V时，保护电路将启动。当输入至输出电压差增加时，减小电流限值并针对所有的输入至输出电压值（高达ET52HS27的绝对最大额定值）将功率晶体管保持在一个安全工作区之内。当首次上电且输入电压上升时，输出将跟随输入并保持很低的输入至输出电压差，以使稳压器能够提供大的输出电流。由于折返限流保护的原因，如果输出电压很低且负载电流很高时，则在高输入电压条件下会出现一个问题，在短路被消除或者EN/UV引脚被拉至高电平时，这种场合中的负载线在两个点上与输出电流曲线相交。此时，稳压器具有两个稳定的工作点。由于这种双相交，输入电源可能需要关断至零并再次上拉以完成输出恢复。具有折返电流限制保护功能的其他线性稳压器都存在这种现象，并

ET52HS27

不是ET52HS27所特有。

芯片并联扩流：

ET52HS27的并联使用可以提供更高的输出电流并降低输出噪声，另外也有利于在PCB上的散热。在实际应用中把所有并联芯片的SET引脚、IN引脚连接在一起；把OUTS引脚直接连接至输出电容器。采用小段PCB走线（等效为一个镇流电阻器）把OUT引脚连接在一起，以均衡ET52HS27输出电流。每个并联ET52HS27最大输出电压失调很小，所以能最大限度地减小所需的镇流电阻值。如图所示，两个各使用一个50mΩPCB印制线镇流电阻器的ET52HS27可在满负载条件下提供优于80%的输出均流。



ET52HS27 PG 并联应用

ET52HS27

Absolute Maximum Ratings

高于“绝对最大额定值”部分所列数值的应力有可能对器件造成永久性的伤害。在任何绝对最大额定值条件下运行的时间过长都有可能影响器件的可靠性和使用寿命。

参数	值	单位
V_{IN} 、 $V_{EN/UV}$ 、 V_{PG} 、 V_{PGFB}	-0.3 至 22	V
V_{OUT} 、 V_{OUTS} 、 V_{SET}	-0.3 至 16	V
I_{LIM}	-0.3 至 1	A
T_J	-40 至 150	°C
T_{STG}	-65 至 150	°C

Thermal Characteristics

ET52HS27具有过载保护和热保护功能。其过温保护点为150°C，且具有约12°C的迟滞。对于持续的稳定负载其表面温度不要超过125°C。所以应始终关注其最大散热功耗下压差和负载电流之间的相互制约关系。

器件热阻

如表1所示，给出ET52HS27（DFN10）在不同PCB条件下的 $R_{\theta JA}$ （结至环境热阻）。

表1 ET52HS27（DFN10）热阻测试参考数据

铜面积		电路板面积（mm ² ）	$R_{\theta JA}$ 热阻（°C/W）
TOP 层（mm ² ）	BOTTOM 层（mm ² ）		
3600	3600	3600	33.5
1000	3600	3600	34
400	3600	3600	36
100	3600	3600	36.2

如表2所示，给出ET52HS27（MSOP10）在不同PCB条件下的 $R_{\theta JA}$ （结至环境热阻）。

表2 ET52HS27（MSOP10）热阻测试参考数据

铜面积		电路板面积（mm ² ）	$R_{\theta JA}$ 热阻（°C/W）
TOP 层（mm ² ）	BOTTOM 层（mm ² ）		
3600	3600	3600	55
100	3600	3600	60

Recommended Operating Conditions

参数	最小值	典型值	最大值	单位
电源电压 V_{IN}	2.2		20	V
输出电压范围 V_{OUT}	0.6		16	V
使能控制 V_{EN}	1.6		20	V
持续输出电流 I_{OUT}		200		mA
工作结温度 T_J	-40		125	°C

ET52HS27

Electrical Characteristics

$V_{IN} = V_{OUT} + 2V$; $I_{LOAD} = 10mA$, $C_{IN} = C_{OUT} = 4.7\mu F$, unless otherwise noted. Typical values are at $T_A = +25^\circ C$.

参数	测试条件	最小值	典型值	最大值	单位
最小输入电压 ⁽¹⁾	$I_{LOAD} = 200mA$, V_{IN} UVLO 上升		2.4		V
	V_{IN} UVLO 迟滞		100		mV
电压调整率	$V_{IN} = 3.6V$ 至 $20V$, $I_{LOAD} = 1mA$, $V_{OUT} = 3V$	-0.3	0.02	0.3	mV/V
负载调整率	$I_{LOAD} = 1mA$ 至 $200mA$, $V_{IN} = 3.6V$, $V_{OUT} = 3V$		0.03		mV/mA
压差电压 ⁽⁴⁾	$I_{LOAD} = 1mA$				
	$I_{LOAD} = 50mA$		300		mV
	$I_{LOAD} = 150mA$		330		mV
	$I_{LOAD} = 200mA$		350		mV
工作电源电流 ⁽⁵⁾	$I_{LOAD} = 10\mu A$		2.7		mA
	$I_{LOAD} = 10mA$		3	46	mA
	$I_{LOAD} = 50mA$		4	9	mA
	$I_{LOAD} = 100mA$		4.7	18	mA
	$I_{LOAD} = 200mA$		6.3		mA
输出 RMS 噪声 ^{(3) (8)}	$C_{SET} = 4.7\mu F$, $V_{OUT} = 7V$, BW=10Hz 至 100KHz	$I_{LOAD} = 10mA$	1.6		μV_{RMS}
		$I_{LOAD} = 200mA$	1.8		μV_{RMS}
纹波抑制 $3V \leq V_{OUT} \leq 16V$ $V_{IN} - V_{OUT} = 2V$ (平均值) ^{(3) (8)}	$V_{RIPPLE} = 200mV_{P-P}$, $I_{LOAD} = 10mA$, $C_{IN} = 10nF$, $C_{SET} = 4.7\mu F$	$f_{RIPPLE} = 100Hz$	120		dB
		$f_{RIPPLE} = 10kHz$	118		dB
		$f_{RIPPLE} = 100kHz$	95		dB
		$f_{RIPPLE} = 1MHz$	78		dB
		$f_{RIPPLE} = 10MHz$	40		dB
EN/UV 引脚门限	EN/UV 跳变点上升 (接通)		1.24	1.6	V
EN/UV 引脚迟滞	EN/UV 跳变点迟滞		10		mV
EN/UV 引脚电流	$V_{EN/UV} = 0V$, $V_{IN} = 20V$			± 1	μA
待机模式中的静态电流	$V_{EN/UV} = 0V$, $V_{IN} = 4V$		0.8	1	μA
内部电流限值 ⁽¹⁰⁾	$V_{OUT} = 0V$		260		mA
PGFB 跳变点	PGFB 跳变点上升	290	300	330	mV
PGFB 迟滞	PGFB 跳变点迟滞		2		mV
PGFB 引脚电流	$V_{IN} = 2V$, $V_{GFB} = 300mV$		25		nA
PG 输出低电压	$I_{PG} = 100\mu A$		20	60	mV
PG 漏电流	$V_{PG} = 20V$			1	μA
反向输出电流	$V_{IN} = -20V$, $V_{EN/UV} = 0V$, $V_{OUT} = 0V$, $V_{SET} = 0V$		9		mA
热保护 ⁽⁸⁾	T_J 上升		150		$^\circ C$
	迟滞		12		$^\circ C$
启动时间	$V_{OUT} = 3V$, $I_{LOAD} = 200mA$, $C_{SET} = 4.7\mu F$, $V_{IN} = 5V$, $V_{PGFB} = V_{IN}$, $R_{SET} = 30k\Omega$		600		ms
	$V_{OUT} = 3V$, $I_{LOAD} = 200mA$, $C_{SET} = 4.7\mu F$, $V_{IN} = 5V$, $R_{PGFB1} = 102k\Omega$, $R_{PGFB2} = 11.3k\Omega$, $R_{SET} = 30k\Omega$		12		ms

ET52HS27

注1：必须满足EN/UV引脚门限以确保器件运作。

注2：最大结温会限制器件的工作条件。所以稳定输出规格并不适用于所有可能的输入电压和输出电流组合，特别是由于在 $V_{IN}-V_{OUT}>12V$ 时开始减少内部折返电流限制。如果在最大输出电流条件下工作，则限制输入电压范围。倘若在最大输入电压条件下运作，则限制输出电流范围。

注3：OUTS直接连接至OUT。

注4：压差电压是在一个规定的输出电流条件下，输出超出调节范围达1%时进行测量。相比于在 $V_{IN}=V_{OUT (NOMINAL)}$ 时测量的压差，该定义将产生一个较高的压差电压。

注5：工作电源电流用于评估GND引脚电流。请注意，GND引脚电流不包括SET引脚或ILIM引脚电流。

注6：SET和OUTS引脚采用二极管和两个25Ω串联电阻器进行了钳位。对于持续时间小于5ms的瞬变，该钳位电路所能传输的电流大于额定电流。

注7：SET引脚的电容器可降低输出噪声。但会增加启动时间。

注8：ET52HS27在脉冲负载条件下进行测试和规格拟定以使 $T_J \approx T_A$ 。

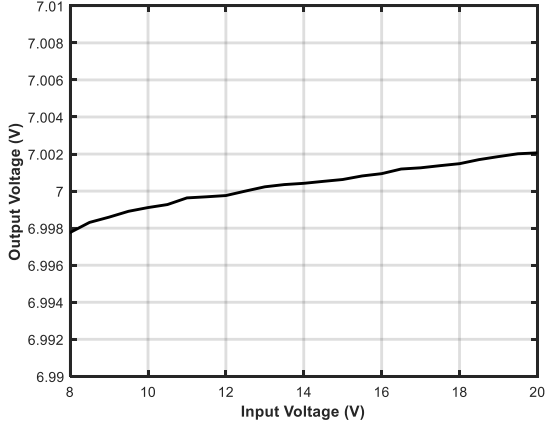
注9：寄生二极管在内部存在于ILIM、PG、PGFB、SET、OUTS和OUT引脚与GND引脚之间。在故障情况下不要把这些引脚驱动至GND引脚电平以下超过0.3V。在正常操作期间，这些引脚必须处于一个比GND更高的电压。

注10：内部电流限制功能电路针对大于10V的 $V_{IN}-V_{OUT}$ 电压差提供了折返保护。

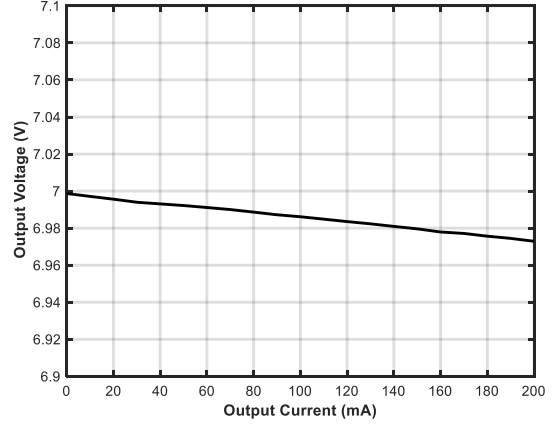
ET52HS27

Typical Characteristics

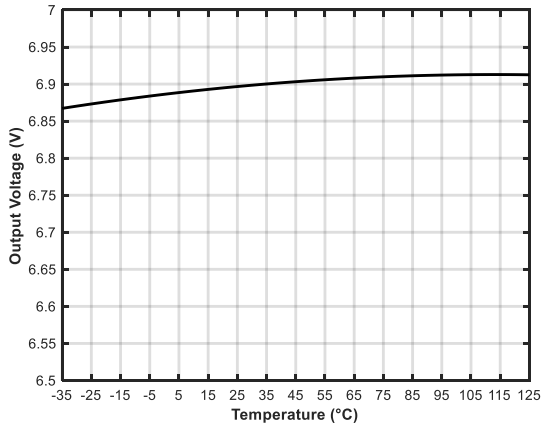
通用测试条件: $C_{IN}=C_{OUT}=C_{SET}=4.7\mu F$, $V_{IN}=9V$, $V_{EN}=9V$, PG悬空, $I_{LIM}=GND$, PGFB=OUT, OUTS=OUT, $V_{OUT}=7V$, $I_{OUT}=10mA$ 。



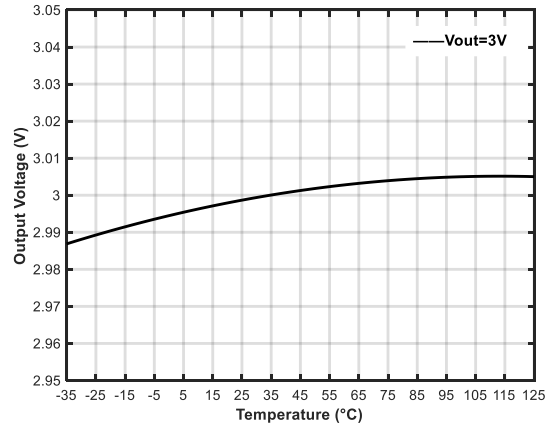
Output Voltage VS Input Voltage



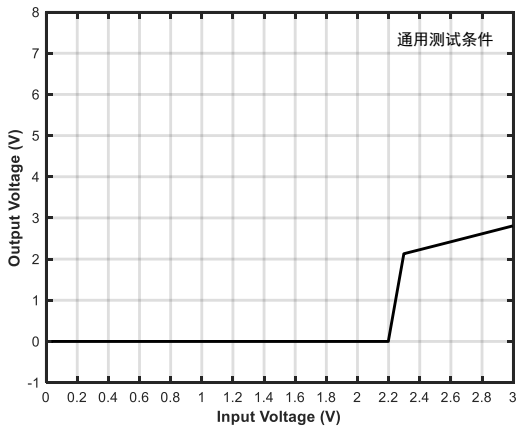
Output Voltage VS Output Current



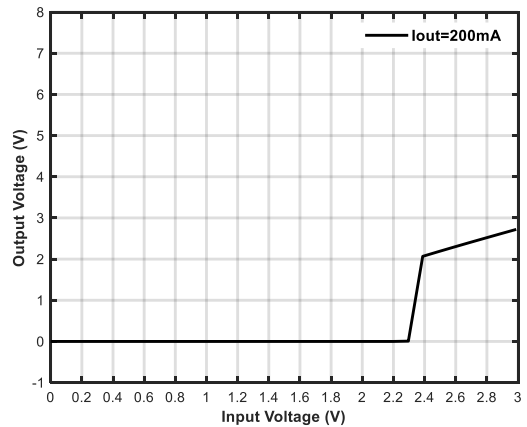
Output Voltage VS Temperature



Output Voltage VS Temperature



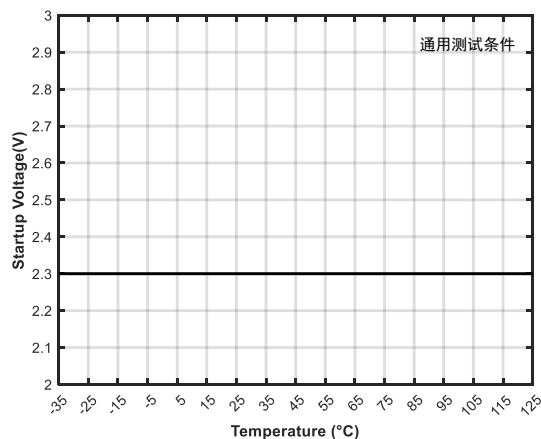
Output Voltage VS Input Voltage



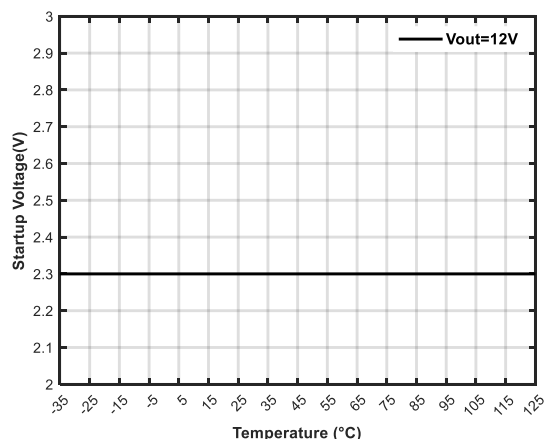
Output Voltage VS Input Voltage

Typical Characteristics(continued)

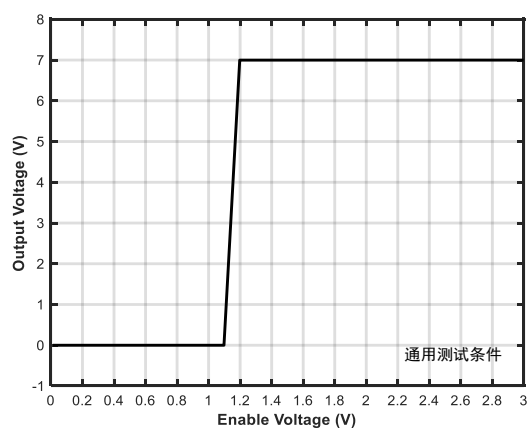
通用测试条件: $C_{IN}=C_{OUT}=C_{SET}=4.7\mu F$, $V_{IN}=9V$, $V_{EN}=9V$, PG悬空, $I_{LIM}=GND$, PGFB=OUT, OUTS=OUT, $V_{OUT}=7V$, $I_{OUT}=10mA$ 。



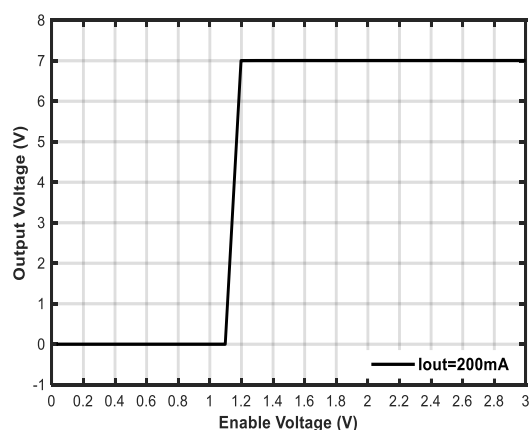
Startup Voltage VS Temperature



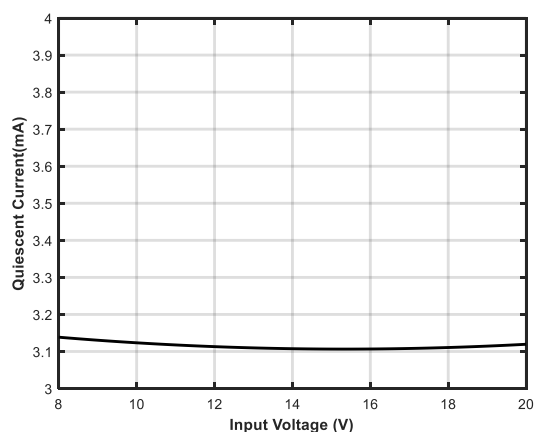
Startup Voltage VS Temperature



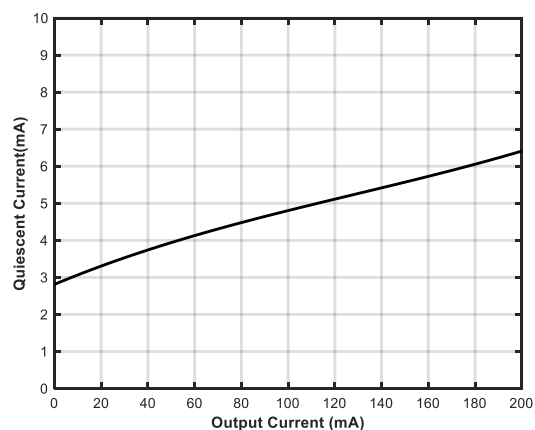
Output Voltage VS Enable Voltage



Output Voltage VS Enable Voltage



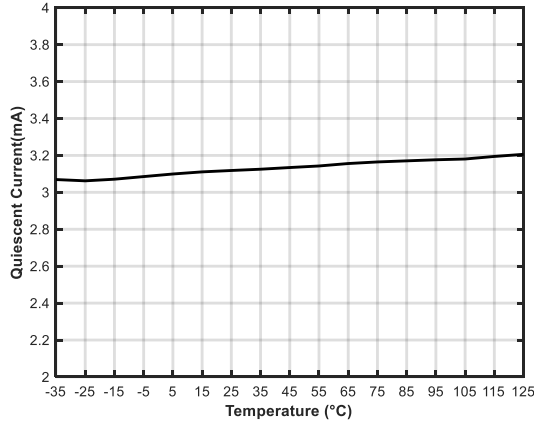
Quiescent Current VS Input Voltage



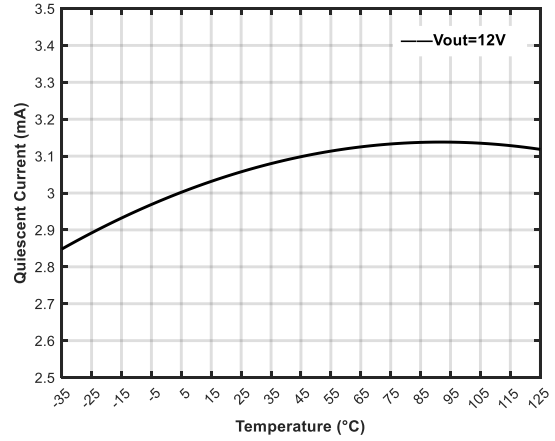
Quiescent Current VS Output Current

Typical Characteristics(continued)

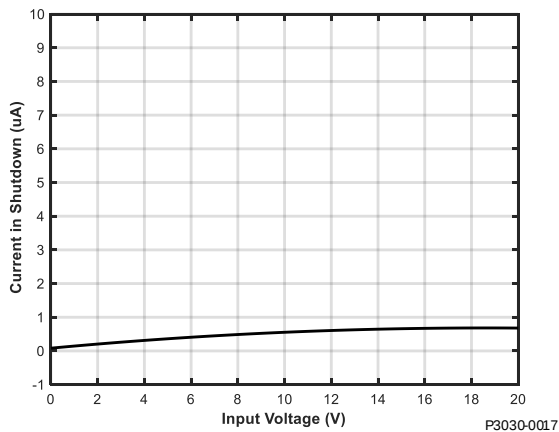
通用测试条件: $C_{IN}=C_{OUT}=C_{SET}=4.7\mu F$, $V_{IN}=9V$, $V_{EN}=9V$, PG悬空, $I_{LIM}=GND$, PGFB=OUT, OUTS=OUT, $V_{OUT}=7V$, $I_{OUT}=10mA$ 。



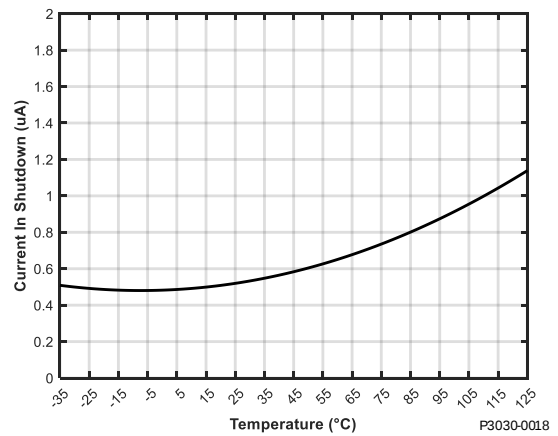
Quiescent Current VS Temperature



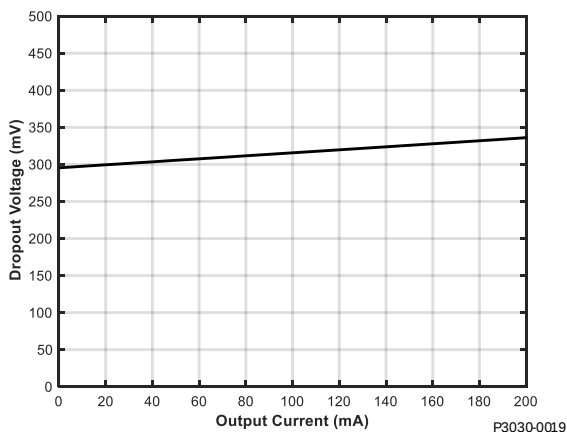
Quiescent Current VS Temperature



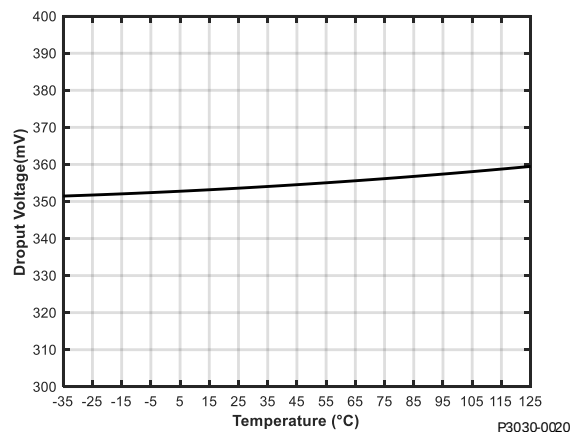
Current Shutdown VS Input Voltage



Current Shutdown VS Temperature



Dropout Voltage VS Output Current

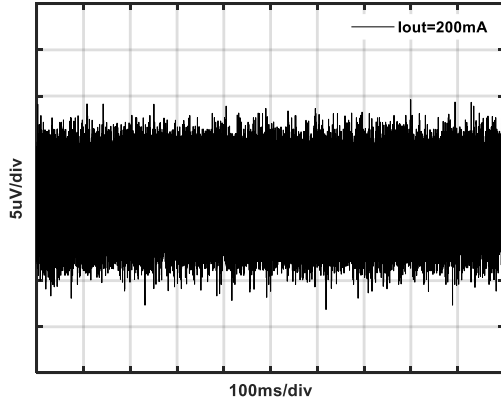


Dropout Voltage VS Temperature

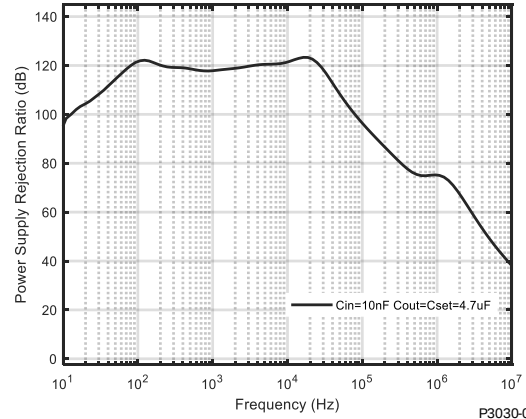
ET52HS27

Typical Characteristics(continued)

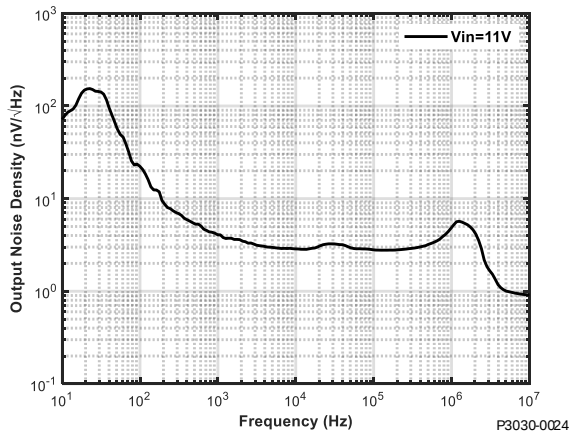
通用测试条件: $C_{IN}=C_{OUT}=C_{SET}=4.7\mu F$, $V_{IN}=9V$, $V_{EN}=9V$, PG悬空, $I_{LIM}=GND$, PGFB=OUT, OUTS=OUT, $V_{OUT}=7V$, $I_{OUT}=10mA$ 。



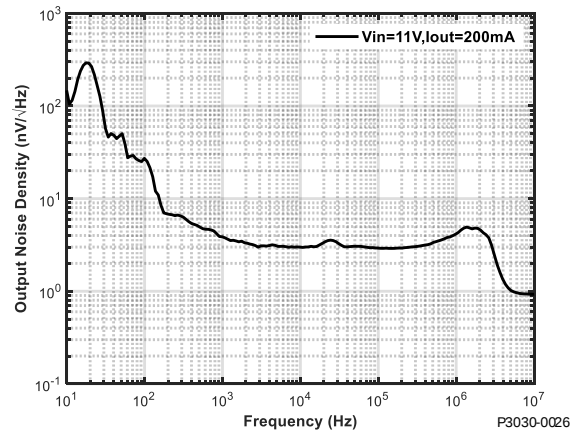
Noise



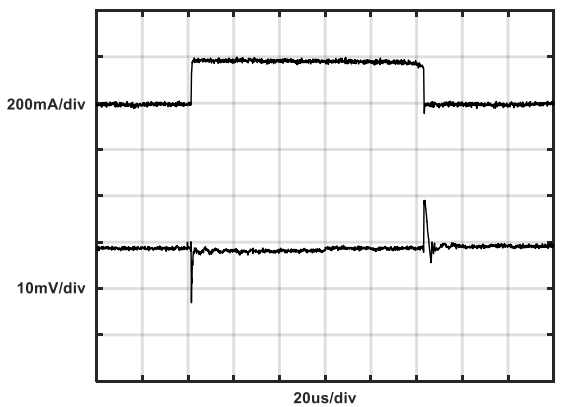
Power Supply Rejection Ratio



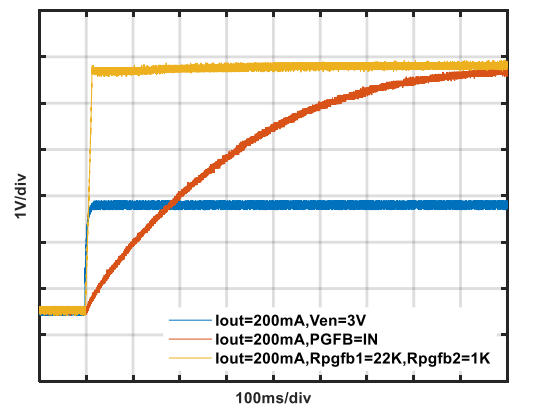
Power Supply Rejection Ratio



Power Supply Rejection Ratio



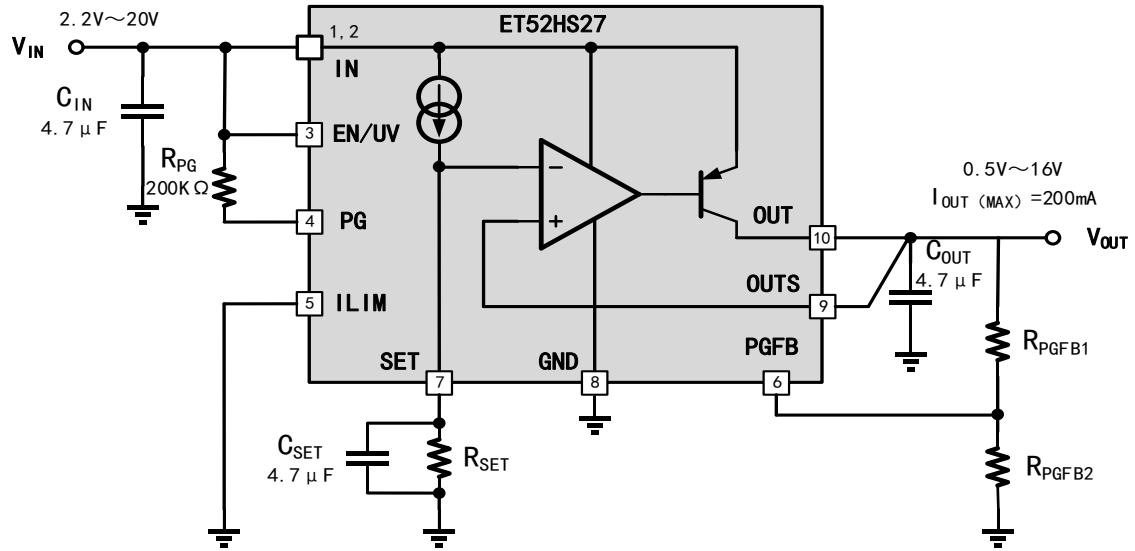
Load Transient Response



t_{ON}

ET52HS27

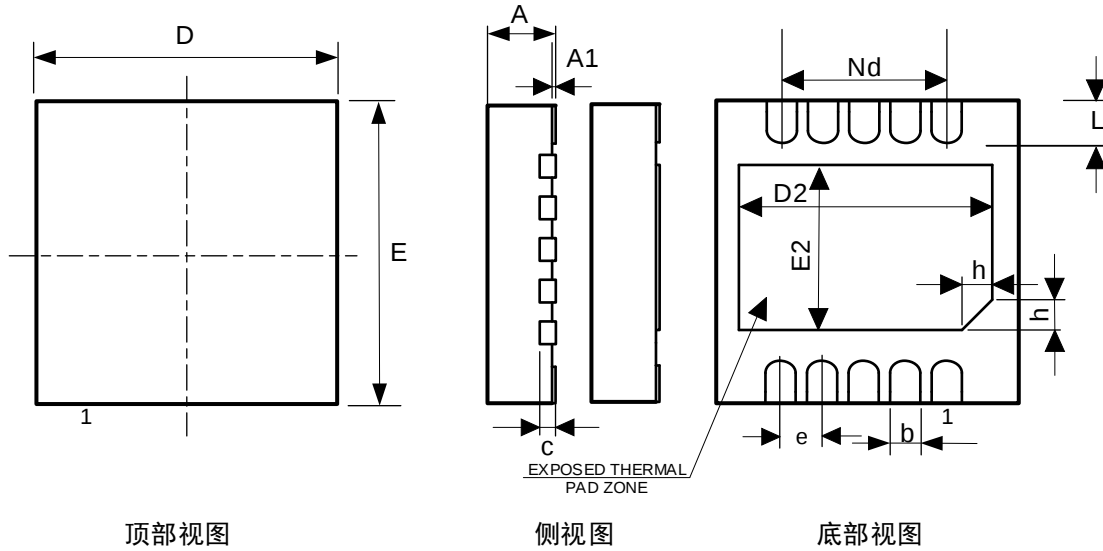
Application Circuits



ET52HS27

Package Dimension

DFN10 Package



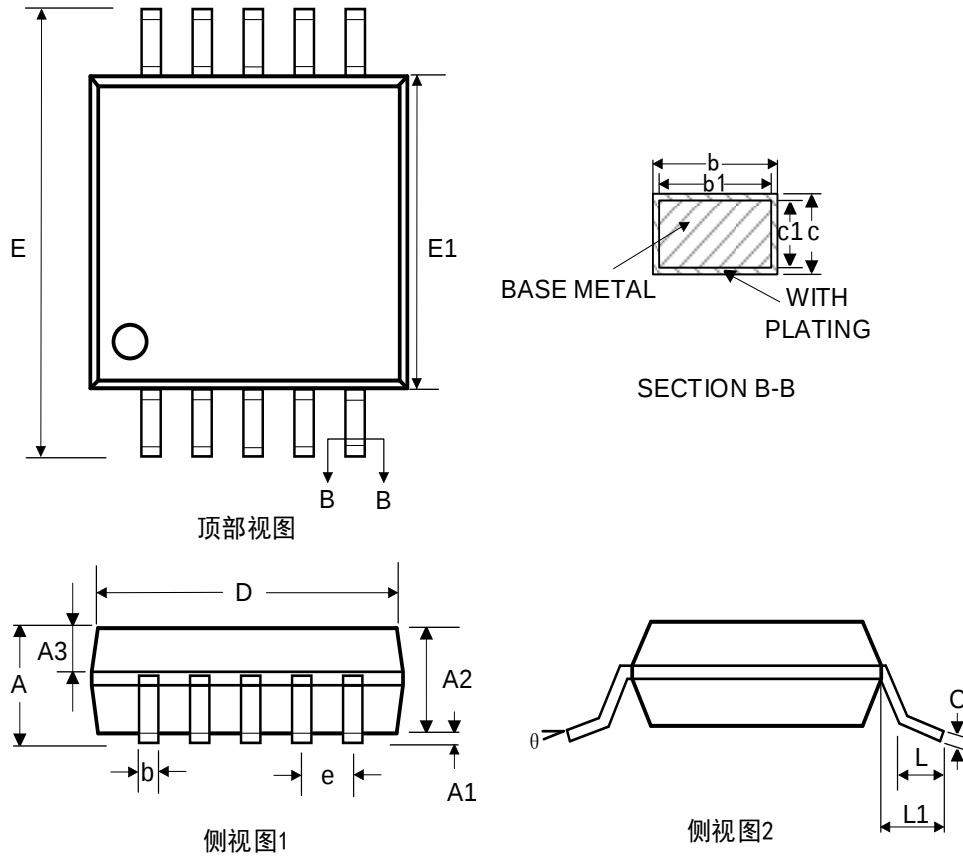
COMMON DIMENSIONS (UNITS OF MEASURE = mm)

尺寸 标注	最小	标准	最大	尺寸 标注	最小	标准	最大
A	0.70	0.75	0.80	e	0.50BSC		
A1	-	0.02	0.05	Nd	2.00BSC		
b	0.18	0.25	0.30	E	2.90	3.00	3.10
c	0.18	0.20	0.25	E2	1.45	1.55	1.65
D	2.90	3.00	3.10	L	0.30	0.40	0.50
D2	2.40	2.50	2.60	h	0.20	0.25	0.30

ET52HS27

Package Dimension(continued)

MSOP10 Package



P3030-0032

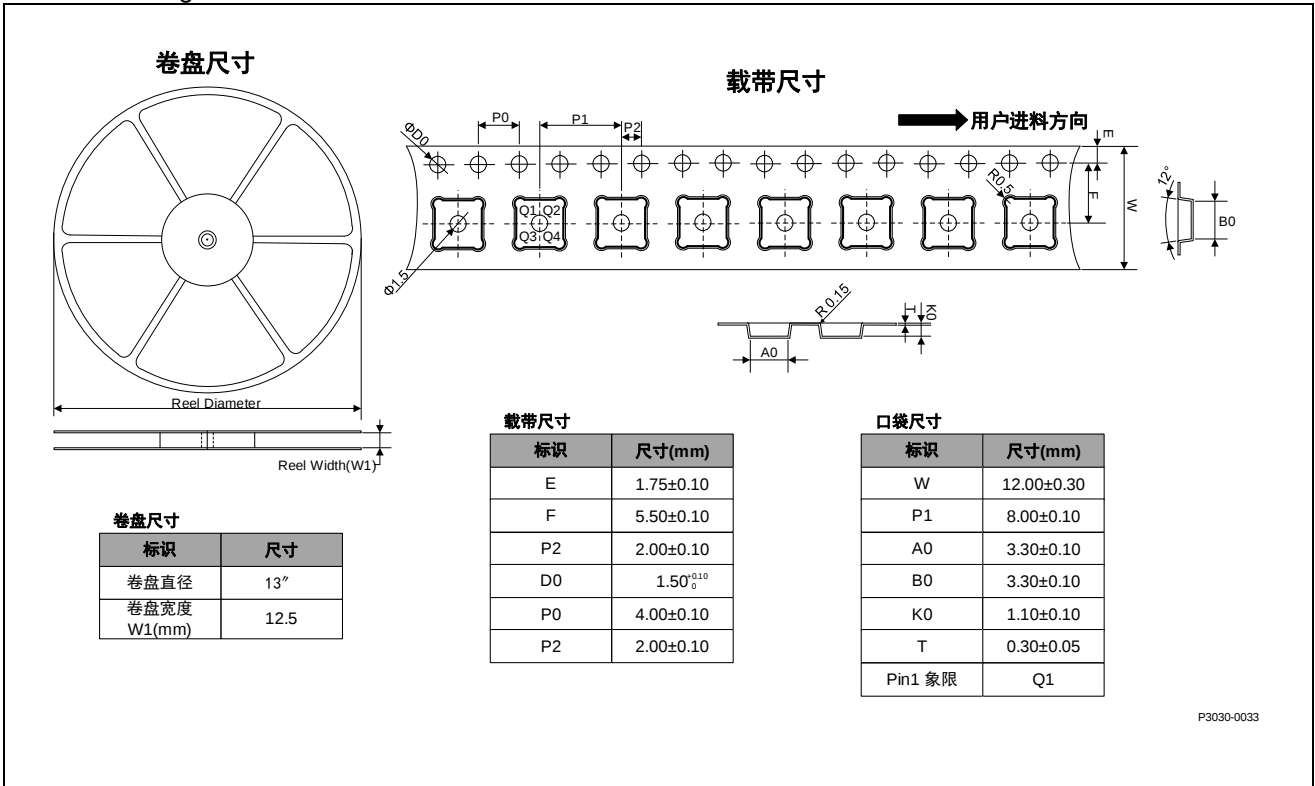
COMMON DIMENSIONS (UNITS OF MEASURE = mm)

尺寸 标注	最小	标准	最大	尺寸 标注	最小	标准	最大
A	-	-	1.10	D	2.90	3.00	3.10
A1	0.05	-	0.15	E	4.70	4.90	5.10
A2	0.75	0.85	0.95	E1	2.90	3.00	3.10
A3	0.30	0.35	0.40	b	0.18	-	0.26
L	0.40	0.55	0.70	b1	0.17	0.20	0.23
L1	0.95REF			e	0.50BSC		
c	0.15	-	0.19	θ	0°	-	8°
c1	0.14	0.15	0.16				

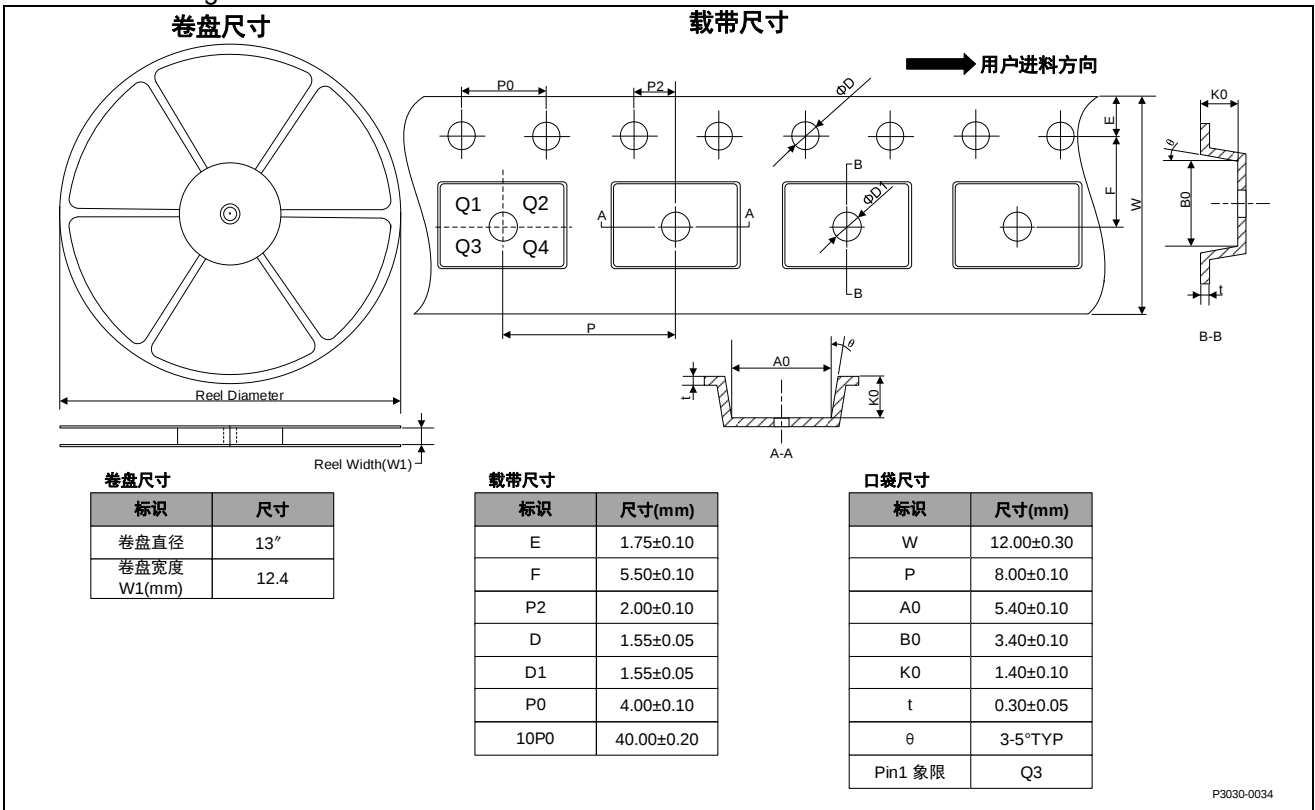
ET52HS27

Tape and Reel Information

DFN10 Package



MSOP10 Package



ET52HS27

Revision History and Checking Table

Version	Date	Revision Item	Modifier	Function & Spec Checking	Package & Tape Checking
1.0	2025-07-01	Official Version	Wangar	Yangxx	Liujiy